МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ Федеральное государственное автономное образовательное учреждение высшего образования «НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ ТОМСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

УТВЕРЖДАЮ Директор ИШНКБ ______ П. Ф. Баранов « » 2022 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ ПРИЕМ 2022 г. ФОРМА ОБУЧЕНИЯ ОЧНАЯ

Основы программирования логических схем Направление подготовки 12.03.04 Биотехнические системы и технологии Основная профессиональная Биомедицинская инженерия образовательная программа Уровень образования высшее образование - бакалавриат Курс 3 5 семестр Трудоемкость в кредитах 3 (зачетных единицах) Виды учебной деятельности Временной ресурс Лекции 16 Практические занятия Контактная (аудиторная) работа, ч Лабораторные занятия 16 32 ВСЕГО 76 Самостоятельная работа, ч 108 итого, ч

Вид промежуточной аттестации	Зачет	Обеспечивающее подразделение	ОЭИ
		1	
Заведующий кафедрой - руководитель отделения на правах кафедры ОЭИ	0	Terner	П. Ф. Баранов
Руководитель ОПОП	8	Exerce	Е. Ю. Дикман
Преподаватель		Clel	М.А. Костина
		7	

2022 г.

1. Цели освоения дисциплины

Целями освоения дисциплины является формирование у обучающихся определенного ОПОП (п. 5 Общей характеристики ОПОП) состава компетенций для подготовки к профессиональной деятельности.

Код	Наименование компетенции	Индикаторы достижения компетенций		Составляющие результатов освоения (дескрипторы компетенции)	
компетенции		Код	Наименование	Код	Наименование
ОПК(У)-4	Способен понимать принципы работы современных информационн ых технологий и использовать их для решения задач профессиональ ной	И.ОПК(У)-4.4	Демонстрирует способность к разработке устройств в сфере биотехнических систем с использованием программируемых логических схем	ОПК(У)- 4.4В1 ОПК(У)- 4.4У1	Владеет навыками использования программируемых логических схем при разработке устройств в сфере биотехнических систем Умеет использовать языки программирование ПЛИС для устройств сферы биотехнических систем и технологий
	деятельности		ОПК(У)- 4.431	Знает принципы расчет при проектировании цифровой схемы на ПЛИС	

2. Место дисциплины в структуре ОПОП

Дисциплина относится к базовой части Блока 1 учебного плана образовательной программы.

3. Планируемые результаты обучения по дисциплине

После успешного освоения дисциплины будут сформированы результаты обучения:

	Индикатор	
Код	Наименование	достижения компетенции
РД-1	Знает принципы расчетов при проектировании цифровой схемы	И.ОПК(У)-4.4
РД-2	Владеет навыками проектирования устройств на ПЛИС	И.ОПК(У)-4.4
РД-3	Умеет обрабатывать сигналы на ПЛИС	И.ОПК(У)-4.4

Оценочные мероприятия текущего контроля и промежуточной аттестации представлены в календарном рейтинг-плане дисциплины.

4. Структура и содержание дисциплины

Основные виды учебной деятельности

Разделы дисциплины	Формируемый результат обучения по дисциплине	Виды учебной деятельности	Объем времени, ч.
	РД-1	Лекции	2
Раздел 1. Классификация и архитектура ПЛИС		Практические занятия	0
		Лабораторные занятия	4
		Самостоятельная работа	16
	РД-1	Лекции	4
Dearen 2 Harry Varilea IIDI		Практические занятия	0
Раздел 2. Язык Verilog HDL		Лабораторные занятия	4
		Самостоятельная работа	20
	РД-1 РД-2	Лекции	4
Раздел 3. Язык VHDL		Практические занятия	0
		Лабораторные занятия	4

		Самостоятельная работа	20
Раздел 4. Разработка устройства на базе ПЛИС	РД-1 РД-2 РД-3	Лекции	6
		Практические занятия	0
		Лабораторные занятия	4
		Самостоятельная работа	20

Содержание разделов дисциплины:

Раздел 1. Классификация и архитектура ПЛИС

Классификация ПЛИС по уровню интеграции, по архитектуре, по числу допустимых циклов программирования, по типу памяти конфигурации, по степени зависимости задержек сигналов от путей их распространения по системным свойствам, по схемотехнологии, по однородности или гибридности. Архитектура ПЛИС. Основные принципы построения цифровых схем на кристалле программируемой логики.

Темы лекций:

- 1. Классификация ПЛИС
- 2. Архитектура ПЛИС

Названия лабораторных работ:

- 1. Проектирование схем на ПЛИС в графическом редакторе.
- 2. Проектирование схем комбинационного типа с использованием структурного описания схемы

Раздел 2. Язык Verilog HDL

Особенности программирования ПЛИС. Основные сходства и отличительные особенности языков описания аппаратуры. Языки описания аппаратуры. Основные принципы построения логических блоков. Основы синтаксиса языка Verilog. Основные операторы. Основы написания программ. Структурное описание схем. Поведенческое описание схем.

Темы лекций:

- 3. Программирование ПЛИС.
- 4. Основы синтаксиса языка Verilog

Названия лабораторных работ:

3. Проектирование схем последовательного типа с использованием поведенческого описания схемы

Раздел 3. Язык VHDL

Основы языка VHDL. Основные операторы. Основы написания программ. Структурное описание схем. Поведенческое описание схем Ознакомление с программными продуктами фирм Altera и Xilinx. Платформа Quartus II. Основные функциональные блоки и возможности. Характеристики семейства Сусlone II, сфера применения, особенности

Темы лекций:

- 5. Язык VHDL.
- 6. Семейства ПЛИС

Названия лабораторных работ:

4. Проектирование схем на языке VHDL

Раздел 4. Разработка устройства на базе ПЛИС

Этапы разработки проекта, содержащего ПЛИС. Электромагнитная совместимость, конструкторское исполнение. Основные критерии выбора ПЛИС для реализации устройства. Рекомендации по выбору ПЛИС. Обзор ведущих производителей ПЛИС. Ведущие фирмы производителей ПЛИС. Основные семейства и их характеристики. Перспективы развития ПЛИС. Перспективы и основные направления дальнейшего развития ПЛИС. Архитектура. Сферы применения. БИХ- и КИХ- фильтры. Основы и примеры схемной реализации цифровых фильтров на ПЛИС

Темы лекций:

- 7. Этапы разработки проекта
- 8. Фильтрация на ПЛИС

Названия лабораторных работ:

5. Построение цифровых фильтров на базе ПЛИС.

5. Организация самостоятельной работы студентов

Самостоятельная работа студентов при изучении дисциплины предусмотрена в следующих видах и формах:

- Работа с лекционным материалом, поиск и обзор литературы и электронных источников информации по индивидуально заданной проблеме курса;
 - Изучение тем, вынесенных на самостоятельную проработку;
 - Подготовка к лабораторным работам, к практическим и семинарским занятиям;
 - Подготовка к оценивающим мероприятиям.

6. Учебно-методическое и информационное обеспечение дисциплины

6.1. Учебно-методическое обеспечение

Основная литература

- 1. Роженцов, А. А. Разработка устройств обработки сигналов на программируемых логических интегральных схемах: лабораторный практикум: учебное пособие / А. А. Роженцов, А. А. Баев, Д. С. Чернышев. Йошкар-Ола: ПГТУ, 2016. 132 с. ISBN 978-5-8158-1713-5. Текст: электронный // Лань: электроннобиблиотечная система. URL: https://e.lanbook.com/book/93210
- 2. Глазков, В. В. Программируемые логические интегральные схемы фирмы Altera : учебное пособие / В. В. Глазков. Москва : МГТУ им. Н.Э. Баумана, 2014. 133 с. ISBN 978-5-7038-3839-6. Текст : электронный // Лань : электроннобиблиотечная система. URL: https://e.lanbook.com/book/58395
- 3. Строгонов, А. В. Реализация алгоритмов цифровой обработки сигналов в базисе программируемых логических интегральных схем : учебное пособие / А. В. Строгонов. 4-е изд., испр. и доп. Санкт-Петербург : Лань, 2019. 352 с. ISBN 978-5-8114-3491-6. Текст : электронный // Лань : электроннобиблиотечная система. URL: https://e.lanbook.com/book/112696
- 4. Ушенина, И. В. Проектирование цифровых устройств на ПЛИС : учебное пособие / И. В. Ушенина. Санкт-Петербург : Лань, 2019. 408 с. ISBN 978-5-8114- 3657-6. Текст : электронный // Лань : электронно-библиотечная система. URL: https://e.lanbook.com/book/119638. Режим доступа: для авториз. пользователей.

Дополнительная литература

5. Разработка и прототипирование цифровых устройств на языках VHDL и Verilog [Электронный ресурс]: учебно-методическое пособие/ В.Ф. Барабанов [и др.].— Электрон. текстовые данные.— Воронеж: Воронежский государственный архитектурно-строительный

университет, ЭБС ACB, 2018.— 84 с.— Режим доступа: http://ezproxy.ha.tpu.ru:3194/93285.html.— ЭБС «IPRbooks»

6. Шульгина, Юлия Викторовна. Программируемые логические интегральные схемы : электронный курс [Электронный ресурс] / Ю. В. Шульгина, А. И. Солдатов; Национальный исследовательский Томский политехнический университет (ТПУ), Институт неразрушающего контроля (ИНК), Кафедра промышленной и медицинской электроники (ПМЭ). — Электрон. дан.. — Томск: TPU Moodle, 2014. — Заглавие с экрана. — Доступ по логину и паролю. Схема доступа: http://design.lms.tpu.ru/enrol/index.php?id=444 (контент)

6.2. Информационное и программное обеспечение

Профессиональные базы данных и информационно-справочные системы доступны по ссылке: https://www.lib.tpu.ru/html/irs-and-pdb

Лицензионное программное обеспечение (в соответствии с **Перечнем лицензионного** программного обеспечения **ТПУ**):

- 1. Document Foundation LibreOffice;
- 2. Google Chrome;
- 3. Microsoft Office 2007 Standard Russian Academic;
- 4. Zoom Zoom

7. Особые требования к материально-техническому обеспечению дисциплины

В учебном процессе используется следующее оборудование:

№	Наименование специальных помещений	Наименование оборудования
1.	Аудитория для проведения	Доска аудиторная настенная - 2 шт.; Комплект
	учебных занятий всех	учебной мебели на 112 посадочных мест; Компьютер
	типов, курсового	- 2 шт.; Проектор - 1 шт.
	проектирования,	
	консультаций, текущего	
	контроля и промежуточной	
	аттестации 634050, Томская	
	область, г. Томск, Ленина	
	проспект, д. 30 310	
2.	Аудитория для проведения	Осцилограф GDS-820C - 9 шт.; Отладочный
	учебных занятий всех	комплект/DL-NEXYS2- 1200E DIGILENT - 10 шт.;
	типов, курсового	Отладочный комплект/DK-CYCII-2C20N - 10 шт.;
	проектирования,	Генератор импульса АКИП-3301 - 6 шт.; Комплект
	консультаций, текущего	учебной мебели на 28 посадочных мест; Проектор - 1
	контроля и промежуточной	шт.; Компьютер - 11 шт.
	аттестации (компьютерный	
	класс) 634034, Томская	
	область, г. Томск, Ленина	
	проспект, 30, строен.1 210	

Рабочая программа составлена на основе Общей характеристики основной профессиональной образовательной программы «Биомедицинская инженерия» по направлению 12.03.04 Биотехнические системы и технологии (прием 2022 г., очная форма обучения).

Разработчик(и):

Должность	ФИО
Доцент	М.А. Костина

Программа одобрена на заседании Отделения электронной инженерии (протокол от $27.06.2022 \, \Gamma$ № 67).

Заведующий кафедрой - руководитель отделения на правах кафедры ОЭИ

Auto

П. Ф. Баранов

Лист изменений рабочей программы дисциплины

Учебный год	Содержание / изменение	Обсуждено на заседании ОЭИ